



Press Release

2009年12月15日

PREMG10-06

製品名 : Agilent GoldenGate RFIC シミュレータ バージョン 4.4

**アジレント・テクノロジー、最先端 CMOS RFIC 設計に最適な
シミュレータの最新バージョン Golden Gate 4.4 を発表
設計時間の半減、歩留まりの改善、大信号の安定性を実現**

アジレント・テクノロジー株式会社（社長：海老原 稔、本社：東京都八王子市高倉町9番1号）は、RFICシミュレーション、検証、解析ソフトウェアの最新バージョン「Agilent GoldenGate RFICシミュレータ バージョン4.4」を発表、12月15日より販売を開始します。今回の最新版では、パフォーマンスの改善、安定性解析、歩留まり解析、RFだけでなくミックスド・シグナルのシミュレーションなどにより、最先端RFIC設計における当社の主導的地位を拡大するものです。さらに、当社独自機能である無線規格ごとのバーチャル・テストベンチ機能の性能や柔軟性の改善も行っています。

当社のEesof EDA部門 製品企画・マーケティング マネージャのポール・コールストック（Paul Colestock）は、次のように語っています。

「最先端RFIC設計においては、シミュレーションの観点で何が重要かということをお考えさせることとなります。GoldenGate バージョン4.4は、最先端CMOS技術を使ったRFIC設計において重要なポイントごとに改良を行っています。」

RF設計解析関連の主な改良点

- * ハーモニックバランス解析速度を2倍に改善したり、シングルサイドバンド・ノイズ・オプションを新たに提供したり、無線バーチャル・テストベンチに高速エンベロープが対応したりするなど、最先端RFIC設計向けにパフォーマンスを改善
- * 定常状態安定度解析機能により、発振器やそれにより駆動されるRF回路の大信号下における不安定状態を検出
- * 従来のモンテカルロ法では実現できなかった、RFIC設計の各段階で回路の歩

留まりを高速に解析し、影響のある箇所を特定する機能を搭載。これにより、実際に影響する部分だけを最適化することにより、回路の詳細の把握、歩留まり改善、時間短縮が可能

ワイヤレス設計検証機能の改良点

- * RFICの検証にあたり、システム・シミュレーションとRFシミュレーションをリンクした包括的なワイヤレス・テストベンチ機能
- * GoldenGateを使ったアナログ・ミックスド・シグナル協調解析により、RFミックスド・シグナル・シミュレーションを加速。Verilog-AMSを使ったエンベロープ・トランジェント解析向けサポートも提供
- * Agilentアドバンスト・デザイン・システムのGoldenGate向けパッシブRF部品ライブラリ内にある150以上の新しい部品を使い、パッケージされたRFICとボードレベルのRFICの協調設計
- * 平行・スイープ・シミュレーション向けにコスト効率のよい平行・ライセンス・オプションを提供

GoldenGateについて

GoldenGateはCadence Virtuoso設計フローにおける統合RF回路設計環境で利用可能な最も信頼性の高いシミュレーション、検証、解析ソリューションです。今日の複雑なRF回路設計の課題に最適化された独自のシミュレーション・アルゴリズムを採用しており、実際に半導体を作る前に受信機の特性評価を十分に行うことができます。GoldenGateは当社のRFICシミュレーション、解析、検証ソリューションの一つです。当社ではこのほかに、3-Dプラナ電磁界シミュレーション向けの「Momentum」、システムレベル検証向けの「Ptolemy Wireless Test Benches」、最先端データ解析向けの「アドバンスト・デザイン・システム (ADS) Data Display」を提供しています。これらの製品群により、独自の包括的なRFIC設計フローの一部として、RFシステム、サブシステム、部品レベルの設計、解析を統合することができます。GoldenGateはCadence IC5およびIC6プラットフォームと完全互換となっています。

販売方針

- * 目標市場：RFICの設計・開発部門向け
- * 販売価格（発表日時点での税込み参考価格です）：
約580万円から（1年タイム・ライセンスの場合）
- * 販売開始日：2009年12月15日
- * 出荷開始予定時期：2009年12月中

「Agilent W2101BP/BT GoldenGate RFIC シミュレータ バージョン 4.4」についての詳細情報は以下のウェブサイトでご覧いただけます。

<http://www.agilent.co.jp/find/eesof-goldengate>

製品写真は以下のウェブサイトからダウンロードいただけます。

http://www.agilent.com/find/eesof-GoldenGate44_images

#

お客様からのお問い合わせ先（記事掲載時の連絡先もこれでお願ひします）：

計測お客様窓口

電話：0120-421-345

この発表に関する報道関係者各位からのお問い合わせ先：

企画・広報部 関

電話：042-660-8426

Agilent EEsof EDA ソフトウェアについて

Agilent EEsof EDA は、マイクロ波、RF、高速、RF システム、ESL (electronic system level)、回路、3次元電磁界、物理設計、デバイスモデリングアプリケーション向けのソフトウェアです。個人向けの低価格製品から、コストを削減し、設計フローを改善し、EDA ベンダとの関係を単純化できる大企業向けのソリューションまで、幅広く提供しています。アジレントの測定器と互換性があり、この設計にも用いられています。アジレントの EDA ソフトウェアについての詳細情報は以下のウェブサイトでご覧いただけます。

<http://www.agilent.co.jp/find/eesof>

アジレント・テクノロジーについて

アジレント・テクノロジー (NYSE: A) は、コミュニケーション、エレクトロニクス、ライフサイエンス、化学分析市場における世界のプレミア・メジャメント・カンパニーであり、またテクノロジー・リーダーでもあります。17,000名の従業員を擁し、110カ国以上でビジネスを展開しています。アジレントは、2009年度、45億ドルの売上高を達成しました。アジレント・テクノロジーの情報は、以下のウェブサイトをご覧ください。

<http://www.agilent.co.jp>